

# PCI-PGIO

## Avago Technologies社製 光I/Oインターフェースを搭載

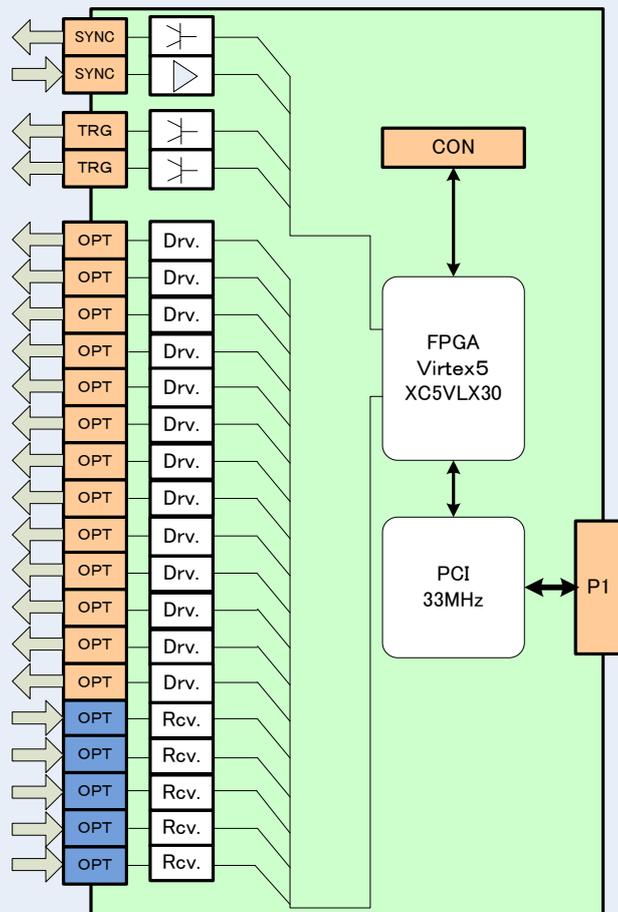
Avago Technologies社製 光デバイスを出力13個、光入力5個搭載。  
フォトカプラ絶縁でもノイズを除去出来ない環境下で威力を発揮します。またXilinx社製  
高性能FPGA Vertex-5を搭載しており、高レベルで絶縁制御が必要な計測のシステム  
構築に柔軟に対応できます。

**特徴** CompactPCIラックのスロットを僅か1スロットで光出力を13点、  
光入力を5点実装。フォトカプラでは除去不可能なノイズ環境  
下において威力を発揮します。  
高電圧機器を使った測定、高電圧素子 (IGBT、MOSFET、  
SiC等パワー半導体) の測定用途に最適です。  
またXilinx製Vertex5を実装しており、10nsec分解能の  
パターンジェネレータ、高速光通信などの組込も可能。

**用途** 各種製造装置、計測器向けのFA用途向け絶縁I/O制御



PCI-PGIOの内部構成(略図)



### <PCI-PGIOの仕様>

規格	CompactPCI v.2.2 32Bit 33MHz (ローカルバスは16Bit) 6U-4HPサイズ
光I/F	出力13点、入力5点 (DC~10MHz) の光インターフェース
付属品	FPGAアクセス用Windowsドライバ FPGAサンプルソースコード (VHDL)
その他	ウォッチドックタイマー有効設定可能 EMO有効設定可能 リセットSW、ロータリーSW (0-F) 拡張コネクタあり (FPGA直結) Linux用ドライバ対応可能

PCI, PCI-Expressなどの各種I/Fへの変更、光インターフェース対向基板  
の開発、FPGAの論理回路設計などの受託設計も承ります。

長年培った、微小電流~高電圧・大電流における、高速、高性能な計測  
システムは、多くの納入実績がございます。詳しくは弊社各営業所まで  
ご連絡ください。

### 応用電機株式会社

熊本事業部 熊本開発グループ

〒861-1201

熊本県菊池市泗水町吉富100-29

TEL 0968-38-6111 FAX 0968-38-3012

URL <http://www.oyoe.co.jp/>

E-Mail [K\\_KAIHATSU@oyoe.jp](mailto:K_KAIHATSU@oyoe.jp)